



UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL,
SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION



SÍLABO POR COMPETENCIAS

CURSO: PROYECTOS ELECTRÓNICOS

DOCENTE: CARLOS LITO LITANO LEÓN



UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

SÍLABO DE PROYECTOS ELECTRONICOS

I. DATOS GENERALES

Línea de Carrera	NINGUNA
Semestre Académico	2026-II
Código del Curso	P2-504
Créditos	3
Horas Semanales	Hrs. Totales: 5 Teóricas 1 Practicas 4
Ciclo	V
Sección	A
Apellidos y Nombres del Docente	Litano León, Carlos Lito
Correo Institucional	clitano@unjfsc.edu.pe
N° de Celular	986765627

II. SUMILLA Y DESCRIPCIÓN DEL CURSO

El contenido del curso permite desarrollar proyectos científicos y tecnológicos relacionados a cualquiera de las áreas de formación profesional de la carrera de Ingeniería Electrónica.

La presente asignatura ha sido estructurada en tres unidades didácticas que son: Estructura de un Anteproyecto, Desarrollo del Proyecto y Redacción del informe del Proyecto.

El curso se desarrollará en 16 semanas de 64 horas de prácticas





**UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN**

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

III. CAPACIDADES AL FINALIZAR EL CURSO

	CAPACIDAD DE LA UNIDAD DIDACTICA	NOMBRE DE LA UNIDAD DIDACTICA	SEMANAS
UNIDAD I	Identifica una problemática o necesidad técnica y plantea una solución basada en un sistema electrónico, elaborando un plan de trabajo que contemple los recursos, cronograma y objetivos del proyecto.	FORMULACIÓN Y PLANIFICACIÓN DEL PROYECTO ELECTRÓNICO	1-4
UNIDAD II	Diseña circuitos electrónicos analógicos y digitales, seleccionando adecuadamente los componentes y tecnologías más apropiadas para el cumplimiento de los requerimientos técnicos del proyecto.	DISEÑO DE CIRCUITOS Y SELECCIÓN DE COMPONENTES	5-8
UNIDAD III	Construye y programa el prototipo del sistema electrónico utilizando herramientas de desarrollo, microcontroladores, sensores y actuadores, garantizando su funcionamiento conforme a las especificaciones.	IMPLEMENTACIÓN Y PROGRAMACIÓN DEL SISTEMA ELECTRÓNICO	9-12
UNIDAD IV	Verifica el funcionamiento del proyecto electrónico, realiza pruebas, ajustes y documenta el proceso para presentar los resultados de manera técnica y profesional, evaluando su impacto y viabilidad.	EVALUACIÓN, VALIDACIÓN Y PRESENTACIÓN DEL PROYECTO	13-16



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA
Código: FIISI-SI-16		Versión: 01
PROCESO: PLANIFICACION		

IV. INDICADORES DE CAPACIDADES AL FINALIZAR EL CURSO

NÚMERO	INDICADORES DE CAPACIDAD AL FINALIZAR EL CURSO
1	Identifica correctamente una necesidad o problema del entorno que puede ser resuelto mediante un sistema electrónico
2	Formula objetivos claros, específicos y viables para el desarrollo de un proyecto electrónico.
3	Elabora un plan de trabajo estructurado, con cronograma, recursos y actividades bien definidos
4	Aplica herramientas de análisis para evaluar la factibilidad técnica y económica del proyecto
5	Selecciona componentes electrónicos adecuados según las características y requerimientos del proyecto.
6	Diseña esquemáticos electrónicos utilizando software especializado (como Proteus, Eagle, KiCad, etc.).
7	Realiza simulaciones para validar el comportamiento del circuito antes de su implementación física.
8	Desarrolla la programación de microcontroladores o plataformas embebidas (como Arduino, ESP32, STM32, etc.)
9	Integra sensores, actuadores y módulos de comunicación al sistema de manera eficiente y funcional.
10	Arma y prueba prototipos electrónicos en placas de desarrollo (protoboard, PCB o similares).
11	Identifica errores y realiza mejoras durante el proceso de prueba del sistema electrónico.
12	Aplica normas de seguridad y buenas prácticas en el uso de herramientas, componentes y equipos.
13	Documenta adecuadamente cada etapa del proyecto, incluyendo planos, código fuente y resultados.
14	Evalúa el impacto técnico, económico y/o social del proyecto desarrollado
15	Presenta el proyecto de manera oral y escrita, utilizando lenguaje técnico apropiado y medios visuales.
16	Trabaja de forma colaborativa, asumiendo roles y responsabilidades dentro de un equipo multidisciplinario



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA
Código: FIISI-SI-16		Versión: 01
PROCESO: PLANIFICACION		

V.- DESARROLLO DE LAS UNIDADES DIDACTICAS:

FORMULACIÓN Y PLANIFICACIÓN DEL PROYECTO ELECTRÓNICO	CAPACIDAD DE LA UNIDAD DIDÁCTICA I : Identifica una problemática o necesidad técnica y plantea una solución basada en un sistema electrónico, elaborando un plan de trabajo que contemple los recursos, cronograma y objetivos del proyecto.					
	Semana	Contenidos			Estrategia didáctica	Indicadores de logro de la capacidad
		Cognitivos	Procedimental	Actitudinal		
	1	Reconoce las etapas de un proyecto electrónico y su importancia.	Investiga necesidades o problemas del entorno aplicables a soluciones electrónicas.	Muestra interés en identificar problemas reales del contexto.	- Clase expositiva interactiva. - Lluvia de ideas - Revisión de casos prácticos	Reconoce las etapas de un proyecto electrónico y su importancia.
	2	Analiza la viabilidad técnica y contextual de una idea de proyecto.	Selecciona una idea viable de proyecto y justifica su elección.	Aporta ideas de forma responsable y respetuosa en el equipo.	- Trabajo grupal - Análisis FODA - Asesoría guiada	Analiza la viabilidad técnica y contextual de una idea de proyecto.
	3	Comprende los componentes de un plan de trabajo (objetivos, recursos, actividades).	Elabora el plan de trabajo con actividades, recursos y cronograma.	Demuestra compromiso en el cumplimiento de tareas y plazos.	- Tutoría personalizada - Revisión guiada de planes - Plantillas de planificación	Comprende los componentes de un plan de trabajo (objetivos, recursos, actividades).
	4	Evalúa los criterios técnicos y organizativos de la planificación	Presenta y sustenta el plan de trabajo del proyecto ante el grupo.	Acepta sugerencias y críticas constructivas para mejorar su propuesta.	- Exposición grupal - Rúbrica de presentación - Retroalimentación formativa	Evalúa los criterios técnicos y organizativos de la planificación.
Unidad Didáctica I :		EVALUACIÓN DE LA UNIDAD DIDÁCTICA				
		EVIDENCIA DE CONOCIMIENTOS	EVIDENCIA DE PRODUCTO		EVIDENCIA DE DESEMPEÑO	
		- Cuestionarios, mapas conceptuales o fichas de resumen sobre etapas de un proyecto, análisis y criterios de	Documento de formulación del proyecto que incluya: - Descripción del problema		Presentación oral (grupal o individual) del plan de proyecto ante el docente y compañeros, demostrando claridad, dominio del tema, uso	



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA	
Código: FIISI-SI-16			Versión: 01
PROCESO: PLANIFICACION			

	planificación de proyectos electrónicos	- Objetivos , Justificación , Cronograma , Recursos y Plan de actividades.	de vocabulario técnico, y capacidad para responder preguntas o sugerencias
--	---	--	--

DISEÑO DE CIRCUITOS Y SELECCIÓN DE COMPONENTES	CAPACIDAD DE LA UNIDAD DIDÁCTICA II: Diseña circuitos electrónicos analógicos y digitales, seleccionando adecuadamente los componentes y tecnologías más apropiadas para el cumplimiento de los requerimientos técnicos del proyecto.					
	Semana	Contenidos			Estrategia didáctica	Indicadores de logro de la capacidad
		Cognitivos	Procedimental	Actitudinal		
	5	Reconoce los tipos de circuitos electrónicos (analógicos y digitales) y su aplicación.	Interpreta diagramas esquemáticos y datasheets de componentes.	Muestra disposición para investigar y aprender de forma autónoma.	- Clase magistral participativa - Análisis de casos reales - Búsqueda guiada de información técnica	Reconoce los tipos de circuitos electrónicos (analógicos y digitales) y su aplicación.
	6	Analiza el funcionamiento de bloques electrónicos (fuente, sensor, etapa de control, salida).	Selecciona componentes adecuados para cada bloque funcional del circuito.	Participa activamente en el trabajo grupal con responsabilidad técnica.	- Trabajo en equipos - Análisis funcional de circuitos - Asistencia técnica del docente	Analiza el funcionamiento de bloques electrónicos (fuente, sensor, etapa de control, salida).
	7	Comprende los principios de diseño electrónico y simbología electrónica.	Diseña el circuito esquemático del proyecto con software de diseño electrónico (Proteus, KiCad, etc.).	Acepta recomendaciones y busca mejorar el diseño propuesto.	- Demostración guiada de software - Taller práctico de diseño - Tutoría personalizada	Comprende los principios de diseño electrónico y simbología electrónica
	8	Evalúa criterios técnicos y de optimización en el diseño del circuito	Revisa y mejora su diseño en función de pruebas o sugerencias del docente.	Muestra perseverancia y precisión en la mejora del diseño	-Retroalimentación técnica - Corrección y validación de diseños - Rúbrica de revisión de esquemáticos	Evalúa criterios técnicos y de optimización en el diseño del circuito.



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA	
Código: FIISI-SI-16			Versión: 01
PROCESO: PLANIFICACION			

<i>Unidad Didáctica II :</i>		EVALUACIÓN DE LA UNIDAD DIDÁCTICA		
		EVIDENCIA DE CONOCIMIENTOS	EVIDENCIA DE PRODUCTO	EVIDENCIA DE DESEMPEÑO
		- Cuestionarios, ejercicios y análisis de circuitos donde el estudiante demuestre comprensión de: – Tipos de circuitos – Función de componentes electrónicos – Lectura de datasheets – Criterios básicos de diseño electrónico.	Diseño esquemático del circuito del proyecto realizado con software especializado (Proteus, KiCad, EasyEDA, etc.), con componentes seleccionados y justificación técnica.	Participación activa en talleres de diseño, selección adecuada de componentes en función del análisis técnico y revisión colaborativa del diseño; capacidad para explicar su circuito en clase o ante el docente.





UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

IMPLEMENTACIÓN Y PROGRAMACIÓN DEL SISTEMA ELECTRÓNICO

CAPACIDAD DE LA UNIDAD DIDÁCTICA III: Construye y programa el prototipo del sistema electrónico utilizando herramientas de desarrollo, microcontroladores, sensores y actuadores, garantizando su funcionamiento conforme a las especificaciones.

Semana	Contenidos			Estrategia didáctica	Indicadores de logro de la capacidad
	Cognitivos	Procedimental	Actitudinal		
9	Comprende el proceso de integración de componentes electrónicos en un prototipo.	Ensambla el circuito en una protoboard o placa de pruebas.	Muestra responsabilidad y enfoque en la tarea de integración.	- Demostración de montaje práctico - Actividades de laboratorio supervisadas - Talleres de prototipado	Comprende el proceso de integración de componentes electrónicos en un prototipo.
10	Entiende los principios de la programación de microcontroladores y plataformas embebidas.	Programa el microcontrolador para controlar el sistema, utilizando lenguajes como C, Arduino IDE o similar.	Trabaja de manera autónoma y perseverante para depurar y ajustar el código.	- Clase teórica-práctica sobre programación de microcontroladores - Ejercicios guiados de programación - Retroalimentación continua	Entiende los principios de la programación de microcontroladores y plataformas embebidas.
11	Reconoce los procesos de prueba y depuración de un sistema electrónico	Realiza pruebas de funcionamiento del sistema y ajusta el diseño o pro	Muestra actitud de mejora continua al corregir errores y optimizar el sistema	- Talleres prácticos de depuración y pruebas - Demostración de herramientas de prueba (multímetro, osciloscopio, etc.) - Análisis de fallos y soluciones	Reconoce los procesos de prueba y depuración de un sistema electrónico.
12	Analiza la interdependencia entre hardware y software en sistemas embebidos	Integra el hardware y el software, realizando ajustes y comprobaciones finales	Se compromete con la entrega final del proyecto, cuidando los	- Presentación de prototipos funcionando - Exposición del proceso de integración y	Analiza la interdependencia entre hardware y software en sistemas embebidos.





UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

Unidad Didáctica III :			para asegurar que el sistema funcione como se esperaba.	detalles y cumpliendo con el cronograma.	pruebas - Evaluación por parte del grupo y docente	
	EVALUACIÓN DE LA UNIDAD DIDÁCTICA					
		EVIDENCIA DE CONOCIMIENTO	EVIDENCIA DE PRODUCTO		EVIDENCIA DE DESEMPEÑO	
		- Cuestionarios o pruebas escritas donde el estudiante debe demostrar su comprensión sobre: - Principios de integración de componentes electrónicos. - Técnicas de programación de microcontroladores. - Metodologías de prueba y depuración.	Prototipo funcional que incluya el diseño de hardware y la programación del microcontrolador o plataforma embebida, asegurando el funcionamiento del sistema según los requerimientos del proyecto		Observación del proceso de construcción del prototipo y la programación en el laboratorio, donde se evalúa: - La capacidad de integrar hardware y software. - El desempeño en pruebas de funcionamiento. - La capacidad para ajustar errores y optimizar el sistema	





UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

EVALUACIÓN, VALIDACIÓN Y PRESENTACIÓN DEL PROYECTO

CAPACIDAD DE LA UNIDAD DIDÁCTICA IV: Verifica el funcionamiento del proyecto electrónico, realiza pruebas, ajustes y documenta el proceso para presentar los resultados de manera técnica y profesional, evaluando su impacto y viabilidad.

Semana	Contenidos			Estrategia didáctica	Indicadores de logro de la capacidad
	Cognitivos	Procedimental	Actitudinal		
13	Comprende las técnicas y herramientas de prueba y evaluación de sistemas electrónicos	Realiza pruebas de funcionalidad en el prototipo y documenta los resultados obtenidos.	Muestra disposición para identificar fallos y hacer ajustes para mejorar el sistema.	- Clase teórica sobre pruebas y validación - Demostración de herramientas de prueba (osciloscopio, multímetro, etc.) - Actividad práctica en grupos	Comprende las técnicas y herramientas de prueba y evaluación de sistemas electrónicos.
14	Analiza los criterios de optimización y eficiencia en los sistemas electrónicos.	Identifica áreas del prototipo que requieren ajustes o mejoras de diseño.	Adopta una actitud crítica y analítica para optimizar el prototipo.	- Taller de optimización y mejoras - Ejercicios de depuración y optimización del código - Tutoría individualizada	Analiza los criterios de optimización y eficiencia en los sistemas electrónicos.
15	Entiende la importancia de una presentación clara y efectiva de un proyecto técnico.	Elabora una presentación estructurada del proyecto, incluyendo objetivos, resultados y evaluación final.	Se muestra proactivo en la organización de la presentación y en la comunicación de los resultados.	- Taller de presentación de proyectos - Preparación de presentaciones en equipo - Uso de herramientas multimedia (PowerPoint, etc.)	Reflexiona sobre el proceso de diseño, pruebas y optimización del proyecto electrónico.



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA	
Código: FIISI-SI-16			Versión: 01
PROCESO: PLANIFICACION			

Unidad Didáctica IV:	16	Reflexiona sobre el proceso de diseño, pruebas y optimización del proyecto electrónico.	Realiza la presentación final del proyecto ante el grupo y el docente, destacando la metodología y los resultados obtenidos.	Recibe retroalimentación y muestra apertura para mejorar en futuros proyectos.	- Presentación final del proyecto ante el grupo y docente - Evaluación por pares y docente - Retroalimentación final	Comprende el uso de software de simulación de procesos
	EVALUACIÓN DE LA UNIDAD DIDÁCTICA					
		EVIDENCIA DE CONOCIMIENTOS	EVIDENCIA DE PRODUCTO		EVIDENCIA DE DESEMPEÑO	
		- Evaluación escrita de 5 preguntas y evaluación practica semanal.	Entrega de tarjeta diseñada.		Entrega informe técnico según rama IEEE	



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA	
Código: FIISI-SI-16			Versión: 01
PROCESO: PLANIFICACION			

VI. MATERIALES EDUCATIVOS Y OTROS RECURSOS DIDÁCTICOS

Los materiales educativos y recursos didácticos que se utilizarán en el desarrollo del presente curso:

1. MEDIOS ESCRITOS

- Materiales convencionales como separatas, guías de prácticas y pizarra
- Material de apoyo del curso.

2. MEDIOS VISUALES Y ELECTRÓNICOS

- Materiales audiovisuales como videos
- Presentaciones multimedia, animaciones y simulaciones interactivas.
- Servicios telemáticos: sitios web, correo electrónico, chats, foros.

3. MEDIOS INFORMÁTICOS

- Laptop con conexión a internet
- Programas informáticos (CD u on-line) educativos
- Uso de plataformas virtual con fines educativos

VII. EVALUACIÓN

La Evaluación es inherente al proceso de enseñanza aprendizaje y será continua y permanente. Los criterios de evaluación son de conocimiento, de desempeño y de producto.

1. Evidencias de Conocimiento.

La Evaluación será a través de pruebas escritas y orales para el análisis y autoevaluación. En cuanto al primer caso, medir la competencia a nivel interpretativo, argumentativo y propositivo, para ello debemos ver como identifica (describe, ejemplifica, relaciona, reconoce, explica, etc.); y la forma en que argumenta (plantea una afirmación, describe las refutaciones en contra de dicha afirmación, expone sus argumentos contra las refutaciones y llega a conclusiones) y la forma en que propone a través de establecer estrategias, valoraciones, generalizaciones, formulación de hipótesis, respuesta a situaciones, etc.

En cuanto a la autoevaluación permite que el estudiante reconozca sus debilidades y fortalezas para corregir o mejorar.

Las evaluaciones de este nivel serán de respuestas simples y otras con preguntas abiertas para su argumentación.





UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

1. EVIDENCIA DE CONOCIMIENTO		PORCENTAJE	PONDERACION	INSTRUMENTOS
1	• Estudios de Casos • Cuestionarios	5%	0.05	Cuestionario
2	• Sustentación oral • Argumentación de la investigación	7%	0.07	Cuestionario
3	• Exposiciones de los trabajos, y argumentación	8%	0.08	Cuestionario
4	• Exposiciones de los trabajos, y argumentación	10%	0.1	Cuestionario/videos
Total Evidencia de Conocimiento		30%	0.3	

2. Evidencia de Desempeño.

Esta evidencia pone en acción recursos cognitivos, recursos procedimentales y recursos afectivos; todo ello en una integración que evidencia un saber hacer reflexivo; en tanto, se puede verbalizar lo que se hace, fundamentar teóricamente la práctica y evidenciar un pensamiento estratégico, dado en la observación en torno a cómo se actúa en situaciones impredecibles.

La evaluación de desempeño se evalúa ponderando como el estudiante se hace investigador aplicando los procedimientos y técnicas en el desarrollo de las clases a través de su asistencia y participación asertiva.

2. EVIDENCIA DEL DESEMPEÑO	PORCENTAJE	PONDERACION	INSTRUMENTOS
1. Presentación oportuna del trabajo	5%	0.05	Responsabilidad en la entrega de avances de los proyectos formativos
2. Formular un procedimiento para hacer el mejor planteamiento de la solución posibles.	15%	0.15	
3. Discriminar las soluciones posibles y propone una solución la que permite resolver el problema.	10%	0.1	
Total Evidencia del Desempeño	30%	0.3	

3. Evidencia de Producto.

Están implicadas en las finalidades de la competencia, por tanto, no es simplemente la entrega del producto, sino que tiene que ver con el campo de acción y los requerimientos del contexto de aplicación.

La evaluación de producto de evidencia en la entrega oportuna de sus trabajos parciales y el trabajo final.

Además, se tendrá en cuenta la asistencia como componente del desempeño, el 30% de inasistencia inhabilita el derecho a la evaluación.

Indicadores inherentes al proceso de la evaluación				
3. EVIDENCIA DEL PRODUCTO		PORCENTAJE	PONDERACION	INSTRUMENTOS
1.	Presentación del primer avance del proyecto formativo.	5%	0.05	Trabajo impreso de acuerdo al formato establecido
2.	Contenido de forma y fondo	20%	0.2	
3.	Aportes hechos al trabajo	15%	0.15	
Total Evidencia del Producto		40%	0.4	





**UNIVERSIDAD
NACIONAL
JOSÉ FAUSTINO
SÁNCHEZ
CARRIÓN**

FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA

Código: FIISI-SI-16

Versión: 01

PROCESO: PLANIFICACION

VARIABLES	PONDERACIONES	UNIDADES DIDÁCTICAS DENOMINADAS MÓDULOS
Evaluación de Conocimiento	30 %	El ciclo académico compren de 4
Evaluación de Producto	35%	
Evaluación de Desempeño	35 %	

Siendo el promedio final (PF), el promedio simple de los promedios ponderados de cada módulo (PM1, PM2, PM3, PM4)

$$PF = \frac{PM1 + PM2 + PM3 + PM4}{4}$$

CRONOGRAMA ACADEMICO

EVALUACIONES DEL SEMESTRE ACADÉMICO		DEL	AL
Módulo I		07/09/2026	11/09/2026
Módulo II - I PARCIAL (Plan por Objetivos)		05/10/2026	09/10/2026
Módulo III		02/11/2026	06/11/2026
Módulo IV - II PARCIAL (Plan por objetivos)		30/11/2026	04/12/2026
Examen Sustitutorio (Plan por Objetivos)		04/12/2026	
INGRESO DE NOTAS AL SISTEMA		DEL	AL
Módulo I		14/09/2026	20/09/2026
Módulo II - I PARCIAL (Plan por objetivos)		12/10/2026	18/10/2026
Módulo III		09/11/2026	15/11/2026
Módulo IV - II PARCIAL (Plan por objetivos)		07/12/2026	06/12/2026
FINALIZAR Y GENERAR ACTA POR EL DOCENTE RESPONSABLE DEL CURSO A CARGO		07/12/2026	13/12/2026
IMPRESIÓN Y FIRMA DE ACTAS POR PARTE DE: ORAA Y DOCENTE DE CURSO		07/12/2026	14/12/2026
Al finalizar cada Módulo y/o Parcial el Director de Escuela Profesional Informa al Decano el incumplimiento de los docentes sobre el ingreso de notas al sistema, en sus dos modalidades			
Inicio y término de clases		17/08/2026	04/12/2026

(*) RCU N° 0815-2018-CU-UNJFSC

VIII. BIBLIOGRAFÍA Y REFERENCIAS WEB

UNIDAD DIDACTICA I:

COMPILADOR C CCS. EDUARDO GARCIA BREIJO
PROTEUS VMS. VICTOR ROSSANO. 2013

UNIDAD DIDACTICA II:

PROTEUS VMS. VICTOR ROSSANO. 2013



	UNIVERSIDAD NACIONAL JOSÉ FAUSTINO SÁNCHEZ CARRIÓN	FACULTAD DE INGENIERÍA INDUSTRIAL, SISTEMAS E INFORMÁTICA	
Código: FIISI-SI-16			
PROCESO: PLANIFICACION		Versión: 01	

UNIDAD DIDACTICA III:

CURSO BASICO DE LABVIEW. HOLGIN, GERMAN. 2002

UNIDAD DIDACTICA IV:

INSTRUMENTACIÓN INDUSTRIAL. CREUSANTONIO. 2006

Huacho, Agosto, 2026




CARLOS LITO LITANO LEÓN
INGENIERO ELECTRONICO
Reg. CIP N° 213504

Ing. Carlos Lito Litano León
Docente Principal

